

Документ подписан электронной подписью
Информация о владельце:
ФИО: Сенченко Павел Васильевич
Должность: Проректор по учебной работе
Дата подписания: 26.09.2023 10:54:08
Уникальный программный ключ:
27e516f4c088deb62ba68945f4406e13fd454355

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
Федеральное государственное бюджетное образовательное учреждение высшего образования
ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

Электроника и схемотехника

Уровень образования: **высшее образование - специалитет**

Направление подготовки / специальность: **10.05.03 Информационная безопасность автоматизированных систем**

Направленность (профиль) / специализация: **Информационная безопасность автоматизированных банковских систем**

Форма обучения: **очная**

Факультет: **ФБ, Факультет безопасности**

Кафедра: **КИБЭВС, Кафедра комплексной информационной безопасности электронно-вычислительных систем**

Курс: **2**

Семестр: **3, 4**

Учебный план набора 2016 года

Распределение рабочего времени

№	Виды учебной деятельности	3 семестр	4 семестр	Всего	Единицы
1	Лекции	18	18	36	часов
2	Практические занятия	18	18	36	часов
3	Лабораторные работы	16	28	44	часов
4	Всего аудиторных занятий	52	64	116	часов
5	Из них в интерактивной форме	14	18	32	часов
6	Самостоятельная работа	56	44	100	часов
7	Всего (без экзамена)	108	108	216	часов
8	Подготовка и сдача экзамена	0	36	36	часов
9	Общая трудоемкость	108	144	252	часов
		3.0	4.0	7.0	З.Е.

Зачёт: 3 семестр

Экзамен: 4 семестр

Томск

1. Цели и задачи дисциплины

1.1. Цели дисциплины

Целью курса является изучение основ системного подхода к представлению характеристик сигналов и устройств; принципов действия и особенностей функционирования типовых электрических и электронных устройств, основ элементной базы ЭВМ, построения, расчета и анализа электрических и электронных цепей; формирование необходимого минимума специальных теоретических и практических знаний, которые обеспечили бы возможность понимать и анализировать процессы в радиоэлектронных цепях систем обработки информации и проектировать цифровые и аналоговые электронные устройства на современной и перспективной элементной базе.

1.2. Задачи дисциплины

- Сформировать способность применять положения электротехники, электроники и схемотехники для практического применения;
- Дать основы системного подхода к представлению характеристик сигналов и устройств;
- Способствовать формированию специальных физических, математических, теоретических и практических знаний, которые обеспечили бы возможность понимать и анализировать процессы в радиоэлектронных цепях систем обработки информации;
- Способствовать формированию навыков в использовании методов анализа базовых элементов и микросистемных устройств, применяемых в системах передачи и обработки информации;
- Способствовать приобретению опыта использования элементной базы радиоэлектронной аппаратуры;
- Изучить элементную базу полупроводниковой электроники, схемотехники электронных аналоговых устройств, схемотехники электронных цифровых устройств, схемотехники смешанных аналогово-цифровых устройств, устройств отображения информации.

2. Место дисциплины в структуре ОПОП

Дисциплина «Электроника и схемотехника» (Б1.Б.7) относится к блоку 1 (базовая часть).

Предшествующими дисциплинами, формирующими начальные знания, являются: Электроника и схемотехника, Математический анализ, Организация ЭВМ и вычислительных систем, Физика.

Последующими дисциплинами являются: Электроника и схемотехника, Дискретная математика, Метрология, стандартизация и технические измерения, Техническая защита информации.

3. Требования к результатам освоения дисциплины

Процесс изучения дисциплины направлен на формирование следующих компетенций:

- ОК-1 способностью анализировать физические явления и процессы, применять соответствующий математический аппарат для формализации и решения профессиональных задач;
- ПК-10 способностью применять знания в области электроники и схемотехники, технологий, методов и языков программирования, технологий связи и передачи данных при разработке программно-аппаратных компонентов защищенных автоматизированных систем в сфере профессиональной деятельности;

В результате изучения дисциплины обучающийся должен:

- **знать** Принципы работы элементов современной радиоэлектронной аппаратуры и физические процессы, протекающие в них; основы схемотехники; методы анализа и синтеза электронных схем; методы настройки радиоэлектронных узлов; типовые схемотехнические решения основных узлов и блоков электронной аппаратуры.
- **уметь** Анализировать работу радиоэлектронных систем; пользоваться современной научно-технической информацией по радиоэлектронике; решать задачи по анализу и синтезу электрических цепей с использованием математических методов и вычислительной техники; работать с современной элементной базой электронной аппаратуры использовать стандартные методы и средства проектирования цифровых узлов и устройств, в том числе для средств защиты информации.
- **владеть** Экспериментальными методами анализа радиоэлектронных схем; методами

расчета базовых радиоэлектронных схем; методами машинного анализа аналоговых и цифровых элементов и узлов радиоэлектронной аппаратуры; навыками чтения электронных схем; навыками использования измерительного оборудования при экспериментальном исследовании электронной аппаратуры; навыками оценки быстродействия и оптимизации работы электронных схем на базе современной элементной базы; навыками расчета параметров элементов радиотехнических цепей.

4. Название разделов (тем) дисциплины

Названия разделов дисциплины	
3 семестр	
1	Линейные электрические цепи
2	Нелинейные электрические цепи
3	Полупроводниковые приборы
4	Электронные усилители
4 семестр	
5	Схемотехника аналоговых электронных узлов
6	Схемотехника цифровых электронных узлов