

Документ подписан простыми электронными подписями
Информация о владельце:
ФИО: Сенченко Павел Васильевич
Должность: Проректор по учебной работе
Дата подписания: 26.09.2023 09:43:39
Уникальный программный ключ:
27e516f4c088deb62ba68945f4406e13fd454355

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
Федеральное государственное бюджетное образовательное учреждение высшего образования
«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

АППАРАТНЫЕ СРЕДСТВА ТЕЛЕКОММУНИКАЦИОННЫХ СИСТЕМ

Уровень образования: **высшее образование - специалитет**
Направление подготовки / специальность: **10.05.02 Информационная безопасность телекоммуникационных систем**
Направленность (профиль) / специализация: **Управление безопасностью телекоммуникационных систем и сетей**
Форма обучения: **очная**
Факультет: **Факультет безопасности (ФБ)**
Кафедра: **Кафедра безопасности информационных систем (БИС)**
Курс: **4, 5**
Семестр: **8, 9**
Учебный план набора 2023 года

Объем дисциплины и виды учебной деятельности

Виды учебной деятельности	8 семестр	9 семестр	Всего	Единицы
Лекционные занятия	28	18	46	часов
Практические занятия	26	28	54	часов
Лабораторные занятия	28	28	56	часов
Самостоятельная работа	26	70	96	часов
Подготовка и сдача экзамена		36	36	часов
Общая трудоемкость	108	180	288	часов
(включая промежуточную аттестацию)	3	5	8	з.е.

Формы промежуточной аттестация	Семестр
Зачет	8
Экзамен	9

1. Общие положения

1.1. Цели дисциплины

1. Приобретение студентами знаний по основам построения, принципам функционирования, разновидностях, способах реализации, областях применения, направлении развития и, как следствие, возможностей использования на практике аппаратных средств телекоммуникационных систем.

1.2. Задачи дисциплины

1. Изучить элементную базу вычислительной техники (ВТ).
2. Изучить основные особенности архитектуры и структуры различных классов процессоров (микропроцессоров).
3. Изучить принципы работы микропроцессорных систем.
4. Овладеть аппаратно-программными средствами ВТ, применяемыми во встроенных системах.
5. Сформировать способность применять положения теорий цифровой обработки сигналов, информации и кодирования, электрической связи для решения профессиональных задач.
6. Изучить основные протоколы связи используемые в телекоммуникационных системах.

2. Место дисциплины в структуре ОПОП

Блок дисциплин: Б1. Дисциплины (модули).

Часть блока дисциплин: Обязательная часть.

Модуль дисциплин: Модуль специальности (special hard skills - SHS).

Индекс дисциплины: Б1.О.03.30.

Реализуется с применением электронного обучения, дистанционных образовательных технологий.

3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с индикаторами достижения компетенций

Процесс изучения дисциплины направлен на формирование следующих компетенций в соответствии с ФГОС ВО и основной образовательной программой (таблица 3.1):

Таблица 3.1 – Компетенции и индикаторы их достижения

Компетенция	Индикаторы достижения компетенции
Универсальные компетенции	
-	-
Общепрофессиональные компетенции	
ОПК-7. Способен создавать программы на языке высокого уровня, применять существующие реализации структур данных и алгоритмов	ОПК-7.1. Знает основные конструкции и библиотеки языков программирования, принципы построения программ в процедурно-ориентированной и объектно-ориентированной парадигмах
	ОПК-7.2. Умеет реализовывать алгоритмы на языке программирования, работать с интегрированной средой разработки программного обеспечения, проводить оценку вычислительной сложности алгоритма
	ОПК-7.3. Владеет навыками выбора и разработки алгоритмов при решении типовых задач программирования, разработки и тестирования программ по поставленной спецификации
Профессиональные компетенции	
-	-

4. Названия разделов (тем) дисциплины

Названия разделов (тем) дисциплины
8 семестр
1 Введение

2 Особенности языка Си(Си++) в разработке высоконадежного ПО для телекоммуникационных систем (ТКС)
3 Создание и конфигурация проектов в среде IAR и Keil uVision
4 Архитектура процессора Cortex-M3
5 Организация стека и памяти в архитектуре ARMv7. Особенности данной архитектуры, предназначенные для работы операционных систем
6 Система команд процессора
7 Побитовый доступ к памяти
8 Подсистема отладки в архитектуре ARMv7M
9 Подготовка к сдаче зачета
9 семестр
10 Аппаратные средства для ЦОС. Универсальные и специализированные аппаратные средства ТКС
11 Порты ввода-вывода общего назначения
12 Система тактирования и аппаратные прерывания
13 Аппаратные таймеры
14 Прямой доступ к памяти
15 Аналого-цифровой преобразователь (АЦП). Цифро-аналоговый преобразователь (ЦАП)
16 Универсальный асинхронный передатчик (UART)
17 Последовательный периферийный интерфейс (SPI)
18 Обзор изученного материала, подготовка к экзамену