

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Сенченко Павел Васильевич
Должность: Проректор по учебной работе
Дата подписания: 10.11.2023 11:40:16
Уникальный программный ключ:
27e516f4c088deb62ba68945f4406e13fd454355

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное бюджетное образовательное учреждение высшего образования

**ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)**

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

АРХИТЕКТУРА ВЫЧИСЛИТЕЛЬНЫХ СИСТЕМ

Уровень образования: **высшее образование - бакалавриат**
Направление подготовки / специальность: **11.03.04 Электроника и наноэлектроника**
Направленность (профиль) / специализация: **Квантовая и оптическая электроника**
Форма обучения: **очная**
Факультет: **Факультет электронной техники (ФЭТ)**
Кафедра: **Кафедра электронных приборов (ЭП)**
Курс: **2**
Семестр: **4**
Учебный план набора 2020 года

Объем дисциплины и виды учебной деятельности

Виды учебной деятельности	4 семестр	Всего	Единицы
Лекционные занятия	18	18	часов
Практические занятия	28	28	часов
Самостоятельная работа	62	62	часов
Подготовка и сдача экзамена	36	36	часов
Общая трудоемкость	144	144	часов
(включая промежуточную аттестацию)	4	4	з.е.

Формы промежуточной аттестация	Семестр
Экзамен	4

1. Общие положения

1.1. Цели дисциплины

1. Целью изучения дисциплины «Архитектура вычислительных систем» является теоретическая и практическая подготовка студентов в области информационных технологий в такой степени, чтобы они могли выбирать необходимые технические, алгоритмические, программные и технологические решения, уметь объяснить принципы их функционирования и правильно их использовать.

1.2. Задачи дисциплины

1. формирование у студентов знаний по дисциплине, достаточных для самостоятельного освоения вычислительных систем с новыми архитектурами; ознакомление с техническими (аппаратными), программными и технологическими решениями, используемыми для описания и разработки ЭВМ; выработке практических навыков написания программ, в том числе для программирования аппаратных ресурсов ЭВМ.

2. Место дисциплины в структуре ОПОП

Блок дисциплин: Б1. Дисциплины (модули).

Часть блока дисциплин: Часть, формируемая участниками образовательных отношений.

Модуль дисциплин: Модуль направленности (профиля).

Индекс дисциплины: Б1.В.2.7.

Реализуется с применением электронного обучения, дистанционных образовательных технологий.

3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с индикаторами достижения компетенций

Процесс изучения дисциплины направлен на формирование следующих компетенций в соответствии с ФГОС ВО и основной образовательной программой (таблица 3.1):

Таблица 3.1 – Компетенции и индикаторы их достижения

Компетенция	Индикаторы достижения компетенции
Универсальные компетенции	
-	-
Общепрофессиональные компетенции	
-	-
Профессиональные компетенции	
ПКР-3. Способен выполнять расчет и проектирование электронных приборов, схем и устройств различного функционального назначения в соответствии с техническим заданием с использованием средств автоматизации проектирования	ПКР-3.1. Знает принципы конструирования отдельных аналоговых блоков электронных приборов.
	ПКР-3.2. Умеет проводить оценочные расчеты характеристик электронных приборов.
	ПКР-3.3. Владеет навыками подготовки принципиальных и монтажных электрических схем.

ПКР-6. Способен аргументировано выбирать и реализовывать на практике эффективную методику экспериментального исследования параметров и характеристик приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения	ПКР-6.1. Знает методики проведения исследований параметров и характеристик узлов, блоков.
	ПКР-6.2. Умеет проводить исследования характеристик электронных приборов.
ПКР-7. Способен выполнять работы по технологической подготовке производства материалов и изделий электронной техники	ПКР-7.1. Знает принципы учета видов и объемов производственных работ.
	ПКР-7.2. Умеет осуществлять регламентное обслуживание оборудования.
	ПКР-7.3. Владеет навыками настройки высокотехнологичного оборудования в соответствии с правилами настройки и эксплуатации.

4. Названия разделов (тем) дисциплины

Названия разделов (тем) дисциплины
4 семестр
1 Принципы построения и архитектура ЭВМ
2 Информационно-логические основы ЭВМ
3 Функциональная и структурная организация ЭВМ
4 Центральные устройства ЭВМ
5 Управление внешними устройствами
6 Внешние устройства ЭВМ
7 Внешние запоминающие устройства
8 Программное обеспечение