

Документ подписан простой электронной подписью  
Информация о владельце:  
ФИО: Сенченко Павел Васильевич  
Должность: Проректор по учебной работе  
Дата подписания: 10.11.2023 12:14:07  
Уникальный программный ключ:  
27e516f4c088deb62ba68945f4406e13fd454355

**МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ**

**Федеральное государственное бюджетное образовательное учреждение высшего образования**

**ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ  
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»  
(ТУСУР)**

**АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ**

**АРХИТЕКТУРА ВЫЧИСЛИТЕЛЬНЫХ СИСТЕМ**

Уровень образования: **высшее образование - бакалавриат**  
Направление подготовки / специальность: **11.03.04 Электроника и наноэлектроника**  
Направленность (профиль) / специализация: **Квантовая и оптическая электроника**  
Форма обучения: **очная**  
Факультет: **Факультет электронной техники (ФЭТ)**  
Кафедра: **Кафедра электронных приборов (ЭП)**  
Курс: **2**  
Семестр: **4**  
Учебный план набора 2023 года

**Объем дисциплины и виды учебной деятельности**

Виды учебной деятельности	4 семестр	Всего	Единицы
Лекционные занятия	18	18	часов
Практические занятия	26	26	часов
в т.ч. в форме практической подготовки	26	26	часов
Самостоятельная работа	64	64	часов
Подготовка и сдача экзамена	36	36	часов
Общая трудоемкость	144	144	часов
(включая промежуточную аттестацию)	4	4	з.е.

**Формы промежуточной аттестация**

	Семестр
Экзамен	4

## 1. Общие положения

### 1.1. Цели дисциплины

1. Целью изучения дисциплины «Архитектура вычислительных систем» является теоретическая и практическая подготовка студентов в области информационных технологий в такой степени, чтобы они могли выбирать необходимые технические, алгоритмические, программные и технологические решения, уметь объяснить принципы их функционирования и правильно их использовать.

### 1.2. Задачи дисциплины

1. формирование у студентов знаний по дисциплине, достаточных для самостоятельного освоения вычислительных систем с новыми архитектурами; ознакомление с техническими (аппаратными), программными и технологическими решениями, используемыми для описания и разработки ЭВМ; выработке практических навыков написания программ, в том числе для программирования аппаратных ресурсов ЭВМ.

## 2. Место дисциплины в структуре ОПОП

Блок дисциплин: Б1. Дисциплины (модули).

Часть блока дисциплин: Часть, формируемая участниками образовательных отношений.

Модуль дисциплин: Модуль направленности (профиля) (major).

Индекс дисциплины: Б1.В.02.10.

Реализуется с применением электронного обучения, дистанционных образовательных технологий.

## 3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с индикаторами достижения компетенций

Процесс изучения дисциплины направлен на формирование следующих компетенций в соответствии с ФГОС ВО и основной образовательной программой (таблица 3.1):

Таблица 3.1 – Компетенции и индикаторы их достижения

Компетенция	Индикаторы достижения компетенции
<b>Универсальные компетенции</b>	
-	-
<b>Общепрофессиональные компетенции</b>	
-	-
<b>Профессиональные компетенции</b>	
ПК-1. Способен строить простейшие физические и математические модели приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения, а также использовать стандартные программные средства их компьютерного моделирования	ПК-1.1. Знает стандартные программные средства
	ПК-1.2. Умеет строить физические и математические модели модулей, узлов, блоков
	ПК-1.3. Владеет навыками компьютерного моделирования

## 4. Названия разделов (тем) дисциплины

Названия разделов (тем) дисциплины
<b>4 семестр</b>
1 Принципы построения и архитектура ЭВМ
2 Информационно-логические основы ЭВМ
3 Функциональная и структурная организация ЭВМ
4 Центральные устройства ЭВМ
5 Управление внешними устройствами
6 Внешние устройства ЭВМ
7 Внешние запоминающие устройства
8 Программное обеспечение