

Документ подписан простыми электронными подписями
Информация о владельце:
ФИО: Сенченко Павел Васильевич
Должность: Проректор по учебной работе
Дата подписания: 27.09.2023 08:36:12
Уникальный программный ключ:
27e516f4c088deb62ba68945f4406e13fd454355

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
Федеральное государственное бюджетное образовательное учреждение высшего образования
«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

ЦИФРОВЫЕ УСТРОЙСТВА И МИКРОПРОЦЕССОРЫ

Уровень образования: **высшее образование - специалитет**

Направление подготовки / специальность: **11.05.01 Радиоэлектронные системы и комплексы**

Направленность (профиль) / специализация: **Радиоэлектронные системы и комплексы**

Форма обучения: **очная**

Факультет: **Радиотехнический факультет (РТФ)**

Кафедра: **Кафедра радиотехнических систем (РТС)**

Курс: **4**

Семестр: **7, 8**

Учебный план набора 2023 года

Объем дисциплины и виды учебной деятельности

Виды учебной деятельности	7 семестр	8 семестр	Всего	Единицы
Лекционные занятия	26		26	часов
Практические занятия	18		18	часов
Лабораторные занятия	16		16	часов
Курсовая работа		14	14	часов
Самостоятельная работа	84	58	142	часов
Подготовка и сдача экзамена	36		36	часов
Общая трудоемкость	180	72	252	часов
(включая промежуточную аттестацию)	5	2	7	з.е.

Формы промежуточной аттестация	Семестр
Экзамен	7
Курсовая работа	8

1. Общие положения

1.1. Цели дисциплины

1. Целью преподавания дисциплины «Цифровые устройства и микропроцессоры» является изучение принципов работы цифровых устройств и микропроцессоров. Курс знакомит студентов с назначением и принципом действия современных цифровых устройств и микропроцессоров.

1.2. Задачи дисциплины

1. Изучение методов синтеза цифровых устройств и методов проектирования микропроцессорных устройств.

2. Формирование практических навыков проектирования цифровых и микропроцессорных систем.

2. Место дисциплины в структуре ОПОП

Блок дисциплин: Б1. Дисциплины (модули).

Часть блока дисциплин: Часть, формируемая участниками образовательных отношений.

Модуль дисциплин: Модуль специализации (major).

Индекс дисциплины: Б1.В.02.06.

Реализуется с применением электронного обучения, дистанционных образовательных технологий.

3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с индикаторами достижения компетенций

Процесс изучения дисциплины направлен на формирование следующих компетенций в соответствии с ФГОС ВО и основной образовательной программой (таблица 3.1):

Таблица 3.1 – Компетенции и индикаторы их достижения

Компетенция	Индикаторы достижения компетенции
Универсальные компетенции	
-	-
Общепрофессиональные компетенции	
-	-
Профессиональные компетенции	
ПК-4. Способен разрабатывать цифровые радиотехнические устройства на современной цифровой элементной базе с использованием пакетов прикладных программ	ПК-4.1. Владеет навыками оформления проектно-конструкторской документации в соответствии со стандартами
	ПК-4.2. Умеет выбирать элементную базу для цифровых радиотехнических устройств
	ПК-4.3. Владеет современными средствами разработки цифровых радиотехнических устройств

4. Названия разделов (тем) дисциплины

Названия разделов (тем) дисциплины
7 семестр
1 Булева алгебра. Основы алгебры логики и теории переключательных функций
2 Основы теории асинхронных потенциальных и синхронных автоматов. Синтез цифровых узлов. Типовые логические узлы
3 Применение интегральных схем для проектирования цифровых устройств. Архитектура микропроцессоров
4 Микропроцессоры

5 Программирование микропроцессоров
8 семестр
6 Программирование микропроцессоров
7 Интерфейсы микроконтроллеров