

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Сенченко Павел Васильевич
Должность: Проректор по учебной работе
Дата подписания: 10.11.2023 07:43:21
Уникальный программный ключ:
27e516f4c088deb62ba68945f4406e13fd454355

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
Федеральное государственное бюджетное образовательное учреждение высшего образования
«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

ЦИФРОВЫЕ УСТРОЙСТВА И МИКРОПРОЦЕССОРЫ

Уровень образования: **высшее образование - бакалавриат**
Направление подготовки / специальность: **11.03.01 Радиотехника**
Направленность (профиль) / специализация: **Радиотехнические средства передачи, приема и обработки сигналов**
Форма обучения: **заочная**
Факультет: **Заочный и вечерний факультет (ЗиВФ)**
Кафедра: **Кафедра телекоммуникаций и основ радиотехники (ТОР)**
Курс: **4, 5**
Семестр: **8, 9**
Учебный план набора 2019 года

Объем дисциплины и виды учебной деятельности

Виды учебной деятельности	8 семестр	9 семестр	Всего	Единицы
Лекционные занятия	2	8	10	часов
Практические занятия		4	4	часов
Лабораторные занятия		12	12	часов
Самостоятельная работа	34	73	107	часов
Контрольные работы		2	2	часов
Подготовка и сдача экзамена		9	9	часов
Общая трудоемкость (включая промежуточную аттестацию)	36	108	144	часов
			4	з.е.

Формы промежуточной аттестация	Семестр	Количество
Экзамен	9	
Контрольные работы	9	1

1. Общие положения

1.1. Цели дисциплины

1. Изучение общих принципов построения цифровых устройств, включая комбинационные схемы, узлы цифровых устройств и автоматы.
2. Изучение структур, микропроцессоров и микроконтроллеров, принципов их работы и взаимодействия их узлов при работе в программном режиме.

1.2. Задачи дисциплины

1. Освоить принципы и методы проектирования комбинационных схем.
2. Изучить законы функционирования узлов цифровых устройств.
2. Освоить методы проектирования цифровых узлов и автоматов.
4. Научиться разбираться в структуре и возможностях микропроцессоров.
4. Освоить составление алгоритмов работы микропроцессорных управляющих устройств.
6. Научиться разрабатывать и отлаживать программы на языке ассемблер для управления внутренними узлами микроконтроллера и взаимодействия микроконтроллера с внешними устройствами.

2. Место дисциплины в структуре ОПОП

Блок дисциплин: Б1. Дисциплины (модули).

Индекс дисциплины: Б1.В.16.

Реализуется с применением электронного обучения, дистанционных образовательных технологий.

3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с индикаторами достижения компетенций

Процесс изучения дисциплины направлен на формирование следующих компетенций в соответствии с ФГОС ВО и основной образовательной программой (таблица 3.1):

Таблица 3.1 – Компетенции и индикаторы их достижения

Компетенция	Индикаторы достижения компетенции
Универсальные компетенции	
-	-
Общепрофессиональные компетенции	
-	-
Профессиональные компетенции	
ПКР-1. Способен выполнять математическое моделирование объектов и процессов по типовым методикам, в том числе с использованием стандартных пакетов прикладных программ	ПКР-1.1. Умеет строить физические и математические модели модулей, узлов, блоков радиотехнических устройств и систем.
	ПКР-1.2. Владеет навыками компьютерного моделирования.

ПКР-3. Способен выполнять расчет и проектирование деталей, узлов и устройств радиотехнических систем в соответствии с техническим заданием с использованием средств автоматизации проектирования	ПКР-3.1. Знает принципы конструирования отдельных деталей, узлов и устройств радиотехнических систем.
	ПКР-3.2. Умеет проводить оценочные расчеты характеристик деталей, узлов и устройств радиотехнических систем.
	ПКР-3.3. Владеет навыками подготовки принципиальных и монтажных электрических схем.

4. Названия разделов (тем) дисциплины

Названия разделов (тем) дисциплины
8 семестр
1 Основы булевой алгебры, минимизация булевых функций
9 семестр
7 Комбинационные схемы
8 Цифровые узлы. Счетчики, счетчик-делители
9 Проектирование автоматов
10 Микропроцессоры. Микроконтроллеры.