

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Сенченко Павел Васильевич
Должность: Проректор по учебной работе
Дата подписания: 18.10.2023 10:49:37
Уникальный программный ключ:
27e516f4c088deb62ba68945f4406e13fd454355

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
Федеральное государственное бюджетное образовательное учреждение высшего образования
«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

ОРГАНИЗАЦИЯ ЭВМ И СИСТЕМ

Уровень образования: **высшее образование - бакалавриат**
Направление подготовки / специальность: **09.03.01 Информатика и вычислительная техника**
Направленность (профиль) / специализация: **Системы автоматизированного проектирования**
Форма обучения: **заочная (в том числе с применением дистанционных образовательных технологий)**
Факультет: **Факультет дистанционного обучения (ФДО)**
Кафедра: **Кафедра компьютерных систем в управлении и проектировании (КСУП)**
Курс: **4**
Семестр: **8**
Учебный план набора 2020 года

Объем дисциплины и виды учебной деятельности

Виды учебной деятельности	8 семестр		Всего	Единицы
Лабораторные занятия	12	12	12	часов
Самостоятельная работа	82	82	82	часов
Самостоятельная работа под руководством преподавателя	6	6	6	часов
Контрольные работы	4	4	4	часов
Подготовка и сдача зачета	4	4	4	часов
Общая трудоемкость	108	108	108	часов
(включая промежуточную аттестацию)			3	з.е.

Формы промежуточной аттестация	Семестр	Количество
Зачет	8	
Контрольные работы	8	2

1. Общие положения

1.1. Цели дисциплины

1. Подготовка специалиста к самостоятельному выбору архитектур аппаратных платформ, выбору, комплексированию и эксплуатации аппаратных компонентов электронно-вычислительных систем, и эффективному использованию возможностей аппаратных ресурсов.

1.2. Задачи дисциплины

1. Знакомство с перспективными направлениями развития процессорной техники для вычислений.

2. Освоение новых периферийных устройств и умение работать с наследованной аппаратурой ПЭВМ.

3. Умение оптимально решать задачи по комплектованию рабочих мест специалиста САПР.

2. Место дисциплины в структуре ОПОП

Блок дисциплин: Б1. Дисциплины (модули).

Часть блока дисциплин: Часть, формируемая участниками образовательных отношений.

Модуль дисциплин: Модуль направленности (профиля).

Индекс дисциплины: Б1.В.01.08.

Реализуется с применением электронного обучения, дистанционных образовательных технологий.

3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с индикаторами достижения компетенций

Процесс изучения дисциплины направлен на формирование следующих компетенций в соответствии с ФГОС ВО и основной образовательной программой (таблица 3.1):

Таблица 3.1 – Компетенции и индикаторы их достижения

Компетенция	Индикаторы достижения компетенции
Универсальные компетенции	
-	-
Общепрофессиональные компетенции	
ОПК-7. Способен участвовать в настройке и наладке программно-аппаратных комплексов	ОПК-7.1. Знает методы настройки, наладки программно-аппаратных комплексов
	ОПК-7.2. Умеет анализировать техническую документацию, производить настройку, наладку и тестирование программно-аппаратных комплексов
	ОПК-7.3. Владеет навыками проверки работоспособности программно-аппаратных комплексов
Профессиональные компетенции	
ПКС-1. Способен управлять работами и выполнять работы по созданию, модификации и сопровождению информационных систем	ПКС-1.1. Знает: основные принципы построения ИС, автоматизирующих задачи организационного управления и бизнес-процессы; современные программные средства для построения, модификации и сопровождения АИС
	ПКС-1.2. Умеет: выполнять и управлять работами по созданию (модификации) и сопровождению ИС, автоматизирующих задачи организационного управления и бизнес-процессы
	ПКС-1.3. Владеет: навыками по созданию, модификации и сопровождению АИС

4. Названия разделов (тем) дисциплины

Названия разделов (тем) дисциплины
8 семестр

1 Основы концепции компьютеров
2 Логические основы преобразователей информации
3 Арифметические основы ЭВМ
4 Операционные устройства
5 Процессоры
6 Организация ввода-вывода
7 Шины и интерфейсы
8 Организация памяти
9 Многопроцессорные системы
10 Нейрокомпьютерные системы. Перспективы развития преобразователей информации