

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Сенченко Павел Васильевич
Должность: Проректор по учебной работе
Дата подписания: 27.09.2023 11:20:20
Уникальный программный ключ:
27e516f4c088deb62ba68945f4406e13fd454355

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное бюджетное образовательное учреждение высшего образования

**ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)**

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

ПЛИС В СИСТЕМАХ БЕСПРОВОДНОЙ СВЯЗИ

Уровень образования: **высшее образование - магистратура**
Направление подготовки / специальность: **11.04.02 Инфокоммуникационные технологии и системы связи**
Направленность (профиль) / специализация: **Инфокоммуникационные технологии, системы связи и Интернет вещей**
Форма обучения: **очная**
Факультет: **Передовая инженерная школа «Электронное приборостроение и системы связи» (ПИШ)**
Кафедра: **Передовая инженерная школа (ПИШ)**
Курс: **2**
Семестр: **3**
Учебный план набора 2023 года

Объем дисциплины и виды учебной деятельности

Виды учебной деятельности	3 семестр	Всего	Единицы
Лекционные занятия	18	18	часов
Практические занятия	18	18	часов
Самостоятельная работа	36	36	часов
Общая трудоемкость	72	72	часов
(включая промежуточную аттестацию)	2	2	з.е.

Формы промежуточной аттестация

Формы промежуточной аттестация	Семестр
Зачет с оценкой	3

1. Общие положения

1.1. Цели дисциплины

1. Изучение архитектуры и схемотехники современных программируемых логических интегральных схем, принципов проектирования цифровых схем с использованием ПЛИС, методов и средств отладки таких схем, языка проектирования цифровых устройств Verilog HDL, применения ПЛИС в системах беспроводной связи и интернета вещей, реализации модулей телекоммуникационных систем.

1.2. Задачи дисциплины

1. Приобретение студентами знаний в области проектирования цифровых схем с использованием ПЛИС.

2. Приобретение умений проектировать телекоммуникационные системы на ПЛИС с использованием языка описания цифровых устройств Verilog HDL.

3. Овладение практическими навыками в области разработки и отладки описаний цифровых устройств на языке Verilog HDL на основе программного обеспечения зарубежных фирм и отладочных модулей с использованием ПЛИС.

4. Освоение методологии разработки модулей телекоммуникационных систем на основе ПЛИС.

5. Изучение методов верификации работы модулей и устройств систем беспроводной связи на основе ПЛИС.

2. Место дисциплины в структуре ОПОП

Блок дисциплин: Б1. Дисциплины (модули).

Часть блока дисциплин: Часть, формируемая участниками образовательных отношений.

Модуль дисциплин: Модуль профессиональной подготовки (major).

Индекс дисциплины: Б1.В.01.ДВ.04.02.

Реализуется с применением электронного обучения, дистанционных образовательных технологий.

3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с индикаторами достижения компетенций

Процесс изучения дисциплины направлен на формирование следующих компетенций в соответствии с ФГОС ВО и основной образовательной программой (таблица 3.1):

Таблица 3.1 – Компетенции и индикаторы их достижения

Компетенция	Индикаторы достижения компетенции
Универсальные компетенции	
-	-
Общепрофессиональные компетенции	
-	-
Профессиональные компетенции	
ПК-5. Способен к организации и проведению экспериментальных исследований с применением современных средств и методов	ПК-5.1. Знает теорию эксперимента, способы его организации и планирования и современные средства и методы его проведения
	ПК-5.2. Умеет планировать, организовывать и проводить эксперимент
	ПК-5.3. Владеет навыками планирования, организации, проведения эксперимента и обработки экспериментальных данных

4. Названия разделов (тем) дисциплины

Названия разделов (тем) дисциплины
3 семестр

1 Реализация передатчика на ПЛИС. Концепция, структура и основные алгоритмы.
--

2 Реализация приёмника на ПЛИС. Алгоритмы обработки цифрового сигнала.
--