

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Сенченко Павел Васильевич
Должность: Проректор по учебной работе
Дата подписания: 10.11.2023 12:40:55
Уникальный программный ключ:
27e516f4c088deb62ba68945f4406e13fd454355

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное бюджетное образовательное учреждение высшего образования

**«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)**

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

**ПРОЕКТИРОВАНИЕ ЭЛЕКТРОННОЙ КОМПОНЕНТНОЙ БАЗЫ
МИКРОЭЛЕКТРОНИКИ И МИКРОСИСТЕМНОЙ ТЕХНИКИ**

Уровень образования: **высшее образование - бакалавриат**
Направление подготовки / специальность: **11.03.04 Электроника и наноэлектроника**
Направленность (профиль) / специализация: **Микроэлектроника и твердотельная электроника**
Форма обучения: **очная**
Факультет: **Факультет электронной техники (ФЭТ)**
Кафедра: **Кафедра физической электроники (ФЭ)**
Курс: **3**
Семестр: **6**
Учебный план набора 2023 года

Объем дисциплины и виды учебной деятельности

Виды учебной деятельности	6 семестр	Всего	Единицы
Лекционные занятия	28	28	часов
Практические занятия	14	14	часов
Лабораторные занятия	16	16	часов
в т.ч. в форме практической подготовки	16	16	часов
Самостоятельная работа	50	50	часов
Подготовка и сдача экзамена	36	36	часов
Общая трудоемкость	144	144	часов
(включая промежуточную аттестацию)	4	4	з.е.

Формы промежуточной аттестация	Семестр
Экзамен	6

1. Общие положения

1.1. Цели дисциплины

1. Приобретение теоретических и практических навыков необходимых при проектировании изделий микроэлектроники и микросистемной техники.

1.2. Задачи дисциплины

1. Изучить конструктивные особенности элементов гибридных и полупроводниковых интегральных схем, а также элементов микросистемной техники. Изучить основные этапы, а также набор конструкторской документации при проектировании гибридных и полупроводниковых интегральных схем, а также элементов микросистемной техники. Изучить материалы, применяемые при изготовлении гибридных и полупроводниковых интегральных схем, а также элементов микросистемной техники.

2. Место дисциплины в структуре ОПОП

Блок дисциплин: Б1. Дисциплины (модули).

Часть блока дисциплин: Часть, формируемая участниками образовательных отношений.

Модуль дисциплин: Модуль направленности (профиля) (major).

Индекс дисциплины: Б1.В.02.10.

Реализуется с применением электронного обучения, дистанционных образовательных технологий.

3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с индикаторами достижения компетенций

Процесс изучения дисциплины направлен на формирование следующих компетенций в соответствии с ФГОС ВО и основной образовательной программой (таблица 3.1):

Таблица 3.1 – Компетенции и индикаторы их достижения

Компетенция	Индикаторы достижения компетенции
Универсальные компетенции	
-	-
Общепрофессиональные компетенции	
-	-
Профессиональные компетенции	
ПК-1. Способен строить простейшие физические и математические модели приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения, а также использовать стандартные программные средства их компьютерного моделирования	ПК-1.1. Знает основные физические и математические модели электронных приборов и устройств различного функционального назначения
	ПК-1.2. Знает основные программные средства для физического и математического моделирования электронных приборов и устройств различного функционального назначения
	ПК-1.3. Умеет представлять электронные приборы и устройства в виде физических и математических моделей
	ПК-1.4. Владеет практическими навыками работы в прикладных программах компьютерного моделирования

ПК-3. Способен к выполнению научно-исследовательских и опытно-конструкторских работ в области производства изделий микроэлектроники и твердотельной электроники	ПК-3.1. Знает методологию проведения научно-исследовательских и опытно-конструкторских работ
	ПК-3.2. Умеет составлять техническое задание на проведения научно-исследовательских и опытно-конструкторских работ
	ПК-3.3. Владеет навыками составления рабочего плана на проведения научно-исследовательских и опытно-конструкторских работ
ПК-6. Способен владеть современными методами расчета и проектирования изделий микроэлектроники и твердотельной электроники, способностью к восприятию, разработке и критической оценке новых способов их проектирования	ПК-6.1. Знает принципы проектирования изделий электронной техники
	ПК-6.2. Умеет рассчитывать параметры и характеристики приборов и устройств микроэлектроники и твердотельной электроники
	ПК-6.3. Владеет навыками работы в прикладных программах для расчета и проектирования электронных устройств

4. Названия разделов (тем) дисциплины

Названия разделов (тем) дисциплины
6 семестр
1 Введение
2 Конструкции и расчет элементов тонкопленочных гибридных микросхем
3 Проектирование топологии тонкопленочных гибридных микросхем
4 Конструкции и расчет элементов толстопленочных гибридных микросхем
5 Проектирование топологии толстопленочных гибридных микросхем
6 Основные элементы топологии полупроводниковых микросхем
7 Конструкции элементов микросистем