

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Сенченко Павел Васильевич
Должность: Проректор по учебной работе
Дата подписания: 28.09.2023 07:07:20
Уникальный программный ключ:
27e516f4c088deb62ba68945f4406e13fd454355

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
Федеральное государственное бюджетное образовательное учреждение высшего образования
«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

ПРОГРАММИРОВАНИЕ ПЛИС

Уровень образования: **высшее образование - магистратура**
Направление подготовки / специальность: **11.04.04 Электроника и наноэлектроника**
Направленность (профиль) / специализация: **Электронные приборы и устройства сбора, обработки и отображения информации**
Форма обучения: **заочная**
Факультет: **Заочный и вечерний факультет (ЗиВФ)**
Кафедра: **Кафедра промышленной электроники (ПрЭ)**
Курс: **1, 2**
Семестр: **2, 3**
Учебный план набора 2023 года

Объем дисциплины и виды учебной деятельности

Виды учебной деятельности	2 семестр	3 семестр	Всего	Единицы
Лекционные занятия	8		8	часов
Практические занятия	2	2	4	часов
в т.ч. в форме практической подготовки	1	1	2	часов
Лабораторные занятия		8	8	часов
в т.ч. в форме практической подготовки		3	3	часов
Самостоятельная работа	26	123	149	часов
Контрольные работы		2	2	часов
Подготовка и сдача экзамена		9	9	часов
Общая трудоемкость	36	144	180	часов
(включая промежуточную аттестацию)			5	з.е.

Формы промежуточной аттестация	Семестр	Количество
Экзамен	3	
Контрольные работы	3	1

1. Общие положения

1.1. Цели дисциплины

1. Изучение архитектуры и схемотехники современных программируемых логических интегральных схем (ПЛИС), принципов проектирования и построения цифровых схем с использованием ПЛИС, методов и средств их отладки, а также основных языков проектирования цифровых устройств Verilog и VHDL, получение практических навыков в разработке цифровых устройств.

1.2. Задачи дисциплины

1. Фундаментальная подготовка студентов в области проектирования устройств электроники и нанoeлектроники на основе ПЛИС.

2. Изучение языков программирования Verilog и VHDL.

3. Приобретение умений и навыков в области проектирования цифровых устройств на базе ПЛИС.

4. Изучение прикладных пакетов отладки ПЛИС, освоение методов верификации работы модулей, устройств на основе ПЛИС.

5. Проведение экспериментальных исследований разработанных цифровых модулей на ПЛИС с применением современных пакетов отладки.

2. Место дисциплины в структуре ОПОП

Блок дисциплин: Б1. Дисциплины (модули).

Часть блока дисциплин: Часть, формируемая участниками образовательных отношений.

Модуль дисциплин: Модуль профессиональной подготовки (major).

Индекс дисциплины: Б1.В.01.06.

Реализуется с применением электронного обучения, дистанционных образовательных технологий.

3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с индикаторами достижения компетенций

Процесс изучения дисциплины направлен на формирование следующих компетенций в соответствии с ФГОС ВО и основной образовательной программой (таблица 3.1):

Таблица 3.1 – Компетенции и индикаторы их достижения

Компетенция	Индикаторы достижения компетенции
Универсальные компетенции	
УК-2. Способен управлять проектом на всех этапах его жизненного цикла	УК-2.1. Знает основные модели жизненного цикла проекта, его этапы и фазы, их характеристики и особенности
	УК-2.2. Умеет разрабатывать и реализовывать этапы проекта в сфере профессиональной деятельности
	УК-2.3. Имеет навыки работы в области проектной деятельности и реализации проектов
УК-3. Способен организовывать и руководить работой команды, вырабатывая командную стратегию для достижения поставленной цели	УК-3.1. Знает содержание организации и руководства деятельностью рабочего коллектива (группы), социально-психологические характеристики рабочего коллектива (группы), основы поддержания нравственных отношений в рабочем коллективе (группе)
	УК-3.2. Умеет организовывать работу коллектива (группы) для достижения поставленной цели
	УК-3.3. Владеет основными методами и приемами социального взаимодействия и работы в команде, а также методами организации работы коллектива (группы)
Общепрофессиональные компетенции	
-	-
Профессиональные компетенции	

-	-
---	---

4. Названия разделов (тем) дисциплины

Названия разделов (тем) дисциплины
2 семестр
1 Основы программирования ПЛИС (лекция)
2 Языки описания аппаратуры и особенности их применения (лекция)
3 Программное обеспечение разработчика устройств на ПЛИС (лекция)
4 Цифровые функциональные узлы (лекция)
5 Основы построения устройств на ПЛИС (практика)
3 семестр
6 Описание устройств на языках Verilog и VHDL (практика)
7 Работа с программным обеспечением разработчика устройств на ПЛИС (Vivado) (лабораторная работа)
8 Построение конечного автомата на ПЛИС (лабораторная работа)