

Документ подписан простой электронной подписью  
Информация о владельце:  
ФИО: Сенченко Павел Васильевич  
Должность: Проректор по учебной работе  
Дата подписания: 05.11.2023 20:53:44  
Уникальный программный ключ:  
27e516f4c088deb62ba68945f4406e13fd454355

**МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ**  
**Федеральное государственное бюджетное образовательное учреждение высшего образования**  
**«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ**  
**УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»**  
**(ТУСУР)**

**АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ**

**ПРОГРАММИРОВАНИЕ ЛОГИЧЕСКИХ ИНТЕГРАЛЬНЫХ СХЕМ**

Уровень образования: **высшее образование - бакалавриат**

Направление подготовки / специальность: **11.03.02 Инфокоммуникационные технологии и системы связи**

Направленность (профиль) / специализация: **Системы беспроводной связи и "Интернета вещей"**

Форма обучения: **очная**

Факультет: **Радиотехнический факультет (РТФ)**

Кафедра: **Кафедра телекоммуникаций и основ радиотехники (ТОР)**

Курс: **3**

Семестр: **6**

Учебный план набора 2020 года

**Объем дисциплины и виды учебной деятельности**

Виды учебной деятельности	6 семестр	Всего	Единицы
Лекционные занятия	28	28	часов
Практические занятия	14	14	часов
Лабораторные занятия	20	20	часов
Самостоятельная работа	82	82	часов
Общая трудоемкость	144	144	часов
(включая промежуточную аттестацию)	4	4	з.е.

**Формы промежуточной аттестация**

**Семестр**

Экзамен	6
---------	---

## 1. Общие положения

### 1.1. Цели дисциплины

1. Изучение архитектуры и схемотехники современных программируемых логических интегральных схем, принципов проектирования цифровых схем с использованием ПЛИС, методов и средств отладки таких схем, языка проектирования цифровых устройств Verilog HDL.

### 1.2. Задачи дисциплины

1. Приобретение студентами знаний в области проектирования цифровых схем с использованием ПЛИС.

2. Приобретение умений проектировать телекоммуникационные системы на ПЛИС с использованием языка описания цифровых устройств Verilog HDL.

3. Овладение практическими навыками в области разработки и отладки описаний цифровых устройств на языке Verilog HDL на основе программного обеспечения зарубежных фирм и отладочных модулей с использованием ПЛИС.

## 2. Место дисциплины в структуре ОПОП

Блок дисциплин: Б1. Дисциплины (модули).

Часть блока дисциплин: Часть, формируемая участниками образовательных отношений.

Модуль дисциплин: Модуль направленности (профиля).

Индекс дисциплины: Б1.В.02.07.

Реализуется с применением электронного обучения, дистанционных образовательных технологий.

## 3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с индикаторами достижения компетенций

Процесс изучения дисциплины направлен на формирование следующих компетенций в соответствии с ФГОС ВО и основной образовательной программой (таблица 3.1):

Таблица 3.1 – Компетенции и индикаторы их достижения

Компетенция	Индикаторы достижения компетенции
<b>Универсальные компетенции</b>	
-	-
<b>Общепрофессиональные компетенции</b>	
-	-
<b>Профессиональные компетенции</b>	

ПКР-1. Способен к развитию коммутационных подсистем и сетевых платформ, сетей передачи данных, транспортных сетей и сетей радиодоступа, спутниковых систем связи	ПКР-1.1. Знает принципы построения и работы сетей связи и протоколов сигнализации, стандарты качества передачи данных, голоса и видео, применяемых в организации сети связи; законодательство Российской Федерации в области связи, принципы работы и архитектура различных геоинформационных систем.
	ПКР-1.2. Умеет анализировать статистические параметры трафика, проводить расчет интерфейсов внутренних направлений сети, вырабатывать решения по оперативному переконфигурированию сети, изменению параметров коммутационной подсистемы, сетевых платформ и оборудования новых технологий; изменять параметры коммутационной подсистемы, маршрутизации трафика, прописки кодов маршрутизации, организации новых и расширению имеющихся направлений связи.
	ПКР-1.3. Умеет анализировать статистику основных показателей эффективности радиосистем и систем передачи данных, разрабатывать мероприятия по их поддержанию на требуемом уровне, выполнять расчет пропускной способности сетей телекоммуникаций.
	ПКР-1.4. Владеет навыками разработки схемы организации связи и интеграции новых сетевых элементов, построения и расширения коммутационной подсистемы и сетевых платформ, работы на коммутационном оборудовании по обеспечению реализации услуг, развертыванию оборудования сервисных платформ, оборудования новых технологий на сети, выполнению планов по расширению существующего оборудования сетевых платформ и новых технологий.
	ПКР-1.5. Владеет навыками сопровождения геоинформационных баз данных по сети радиодоступа, информационной поддержки расчетов радиопокрытия, радиорелейных и спутниковых трасс и частотно-территориального планирования в части использования картографической информации.

#### 4. Названия разделов (тем) дисциплины

Названия разделов (тем) дисциплины
<b>6 семестр</b>
1 Общие сведения об интегральных схемах с программируемой структурой (ИСПС).
2 Методология и маршрут проектирования на ПЛИС.
3 Структура САПР для проектирования на ПЛИС.
4 Языки описания цифровых устройств (Hardware Description Languages - HDL).
5 Функциональная верификация HDL-описаний.
6 Синтезируемость HDL-описаний.
7 Архитектура и схемотехника ПЛИС.