

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Сенченко Павел Васильевич
Должность: Проректор по учебной работе
Дата подписания: 10.11.2023 11:05:09
Уникальный программный ключ:
27e516f4c088deb62ba68945f4406e13fd454355

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
Федеральное государственное бюджетное образовательное учреждение высшего образования
«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

СХЕМОТЕХНИКА

Уровень образования: **высшее образование - бакалавриат**
Направление подготовки / специальность: **11.03.01 Радиотехника**
Направленность (профиль) / специализация: **Радиотехнические средства передачи, приема и обработки сигналов**
Форма обучения: **заочная**
Факультет: **Заочный и вечерний факультет (ЗиВФ)**
Кафедра: **Кафедра телекоммуникаций и основ радиотехники (ТОР)**
Курс: **3**
Семестр: **5, 6**
Учебный план набора 2023 года

Объем дисциплины и виды учебной деятельности

Виды учебной деятельности	5 семестр	6 семестр	Всего	Единицы
Лекционные занятия	6	6	12	часов
Практические занятия	4	6	10	часов
Лабораторные занятия		8	8	часов
Курсовая работа	2	2	4	часов
Самостоятельная работа	60	111	171	часов
Контрольные работы		2	2	часов
Подготовка и сдача экзамена		9	9	часов
Общая трудоемкость (включая промежуточную аттестацию)	72	144	216	часов з.е.

Формы промежуточной аттестация	Семестр	Количество
Экзамен	6	
Курсовая работа	6	
Контрольные работы	6	1

1. Общие положения

1.1. Цели дисциплины

1. Ознакомление студентов с принципами построения и схемами типовых аналоговых электронных устройств.
2. Изучение методов анализа аналоговых электронных устройств, знакомство с основными расчетными соотношениями.
3. Формирование у студентов знаний и умений, необходимых для схемотехнического проектирования радиоэлектронных устройств аналоговой обработки сигналов.

1.2. Задачи дисциплины

1. Изучение назначения и характеристик пассивных и активных элементов аналоговых устройств.
2. Изучение методов анализа усилительных и других аналоговых устройств, основанных на использовании эквивалентных схем.
3. Составление эквивалентных схем и математических моделей аналоговых устройств.
4. Изучение различных видов обратных связей и влияния цепей обратной связи на характеристики устройств.
5. Знакомство с принципами построения операционных усилителей и устройств на их основе.
6. Развитие навыков анализа и расчета аналоговых электронных устройств с использованием компьютерной техники.

2. Место дисциплины в структуре ОПОП

Блок дисциплин: Б1. Дисциплины (модули).

Часть блока дисциплин: Обязательная часть.

Модуль дисциплин: Модуль направления подготовки (spicial hard skills - SHS).

Индекс дисциплины: Б1.О.03.05.

Реализуется с применением электронного обучения, дистанционных образовательных технологий.

3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с индикаторами достижения компетенций

Процесс изучения дисциплины направлен на формирование следующих компетенций в соответствии с ФГОС ВО и основной образовательной программой (таблица 3.1):

Таблица 3.1 – Компетенции и индикаторы их достижения

Компетенция	Индикаторы достижения компетенции
Универсальные компетенции	
-	-
Общепрофессиональные компетенции	
ОПК-1. Способен использовать положения, законы и методы естественных наук и математики для решения задач инженерной деятельности	ОПК-1.1. Знает фундаментальные законы естественных наук и математики
	ОПК-1.2. Умеет анализировать проблемы, процессы и явления в области физики, использовать на практике базовые знания и методы физических исследований, а также умеет применять методы решения математических задач в профессиональной области
	ОПК-1.3. Владеет практическими навыками решения инженерных задач
Профессиональные компетенции	
-	-

4. Названия разделов (тем) дисциплины

Названия разделов (тем) дисциплины

5 семестр
1 Статические и динамические характеристики.
2 Эквивалентная схема транзистора, расчет элементов схемы.
6 Операционные усилители и аналоговые устройства на их основе
6 семестр
7 Активные фильтры на операционных усилителях и их использование