

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Сенченко Павел Васильевич
Должность: Проректор по учебной работе
Дата подписания: 19.06.2024 23:51:19
Уникальный программный ключ:
27e516f4c088deb62ba68945f4406e13fd454355

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
Федеральное государственное бюджетное образовательное учреждение высшего образования
«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

УЧЕБНО-ПРОЕКТНАЯ ДЕЯТЕЛЬНОСТЬ (УПД-1)

Уровень образования: **высшее образование - бакалавриат**
Направление подготовки / специальность: **11.03.04 Электроника и наноэлектроника**
Направленность (профиль) / специализация: **Промышленная электроника**
Форма обучения: **заочная (в том числе с применением дистанционных образовательных технологий)**
Кафедра: **промышленной электроники (ПрЭ)**
Курс: **3**
Семестр: **6**
Учебный план набора 2024 года

Объем дисциплины и виды учебной деятельности

Виды учебной деятельности	6 семестр	Всего	Единицы
Самостоятельная работа	128	128	часов
Самостоятельная работа под руководством преподавателя	10	10	часов
Контрольные работы	2	2	часов
Подготовка и сдача зачета	4	4	часов
Общая трудоемкость	144	144	часов
(включая промежуточную аттестацию)		4	з.е.

Формы промежуточной аттестации	Семестр	Количество
Зачет с оценкой	6	
Контрольные работы	6	1

1. Общие положения

1.1. Цели дисциплины

1. Методические основы использования различных функциональных блоков микроконтроллеров при создании электронных устройств различного назначения.

1.2. Задачи дисциплины

1. Закрепление навыков программирования микроконтроллеров на языке высокого уровня, полученные при изучении дисциплин "информационные технологии" и "цифровая и микропроцессорная техника" и приобретения знаний и навыков программирования микроконтроллеров (CodeVision AVR).

2. Научиться программировать и отлаживать различные функциональные блоки микроконтроллеров при создании электронных устройств различного назначения.

3. Научиться составлять схемы алгоритма работы программ, а также использовать встроенные библиотеки, реализующие стандартные функции управления, как объектами программы, так и внешними периферийными устройствами.

2. Место дисциплины в структуре ОПОП

Блок дисциплин: Б1. Дисциплины (модули).

Часть блока дисциплин: Часть, формируемая участниками образовательных отношений.

Модуль дисциплин: Модуль проектной деятельности (minor).

Индекс дисциплины: Б1.В.02.ДВ.01.02.

Реализуется с применением электронного обучения, дистанционных образовательных технологий.

3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с индикаторами достижения компетенций

Процесс изучения дисциплины направлен на формирование следующих компетенций в соответствии с ФГОС ВО и основной образовательной программой (таблица 3.1):

Таблица 3.1 – Компетенции и индикаторы их достижения

Компетенция	Индикаторы достижения компетенции
Универсальные компетенции	
-	-
Общепрофессиональные компетенции	
-	-
Профессиональные компетенции	
ПК-1. Способен строить простейшие физические и математические модели приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения, а также использовать стандартные программные средства их компьютерного моделирования	ПК-1.1. Знает простейшие физические и математические модели приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения, а также стандартные программные средства их компьютерного моделирования
	ПК-1.2. Умеет строить простейшие физические и математические модели приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения, а также использовать стандартные программные средства их компьютерного моделирования
	ПК-1.3. Владеет навыками построения простейших физических и математических моделей приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения, а также использования стандартных программных средств их компьютерного моделирования

ПК-4. Способен осуществлять контроль соответствия разрабатываемых проектов и технической документации стандартам, техническим условиям и другим нормативным документам	ПК-4.1. Знает принципы построения технического задания при разработке электронных блоков
	ПК-4.2. Умеет использовать нормативные и справочные данные при разработке проектно-конструкторской документации
	ПК-4.3. Владеет навыками оформления проектно-конструкторской документации в соответствии со стандартами

4. Названия разделов (тем) дисциплины

Названия разделов (тем) дисциплины
6 семестр
1 Микроконтроллеры AVR, среды разработки микроконтроллеров AVR. Виды памяти микроконтроллера и прерывания.
2 Порты ввода-вывода. Счетчики/Таймеры, встроенные преобразователи, протоколы обмена.
3 Вывод на жидкокристаллический индикатор. Библиотеки преобразования.