

Документ подписан электронной подписью
Информация о владельце:
ФИО: Сенченко Павел Васильевич
Должность: Проректор по учебной работе
Дата подписания: 10.11.2023 13:45:43
Уникальный программный ключ:
27e516f4c088deb62ba68945f4406e13fd454355

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное бюджетное образовательное учреждение высшего образования

**ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)**

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

Компьютерное моделирование электронных схем (ГПО-1)

Уровень образования: **высшее образование - бакалавриат**

Направление подготовки / специальность: **11.03.04 Электроника и наноэлектроника**

Направленность (профиль) / специализация: **Промышленная электроника**

Форма обучения: **заочная (в том числе с применением дистанционных образовательных технологий)**

Факультет: **ФДО, Факультет дистанционного обучения**

Кафедра: **ПрЭ, Кафедра промышленной электроники**

Курс: **3**

Семестр: **5**

Учебный план набора 2018 года

Распределение рабочего времени

№	Виды учебной деятельности	5 семестр	Всего	Единицы
1	Самостоятельная работа под руководством преподавателя	18	18	часов
2	Контроль самостоятельной работы	2	2	часов
3	Самостоятельная работа	192	192	часов
4	Всего (без экзамена)	212	212	часов
5	Подготовка и сдача зачета	4	4	часов
6	Общая трудоемкость	216	216	часов
			6.0	З.Е.

Контрольные работы: 5 семестр - 1

Зачёт: 5 семестр

Томск

1. Цели и задачи дисциплины

1.1. Цели дисциплины

Целью изучения дисциплины "Компьютерное моделирование электронных схем (ГПО-1) в рамках группового проектного обучения является практическое закрепление знаний и навыков проектной, научно-исследовательской и организационной деятельности в рамках профессиональных задач по направлению подготовки обучающегося.

1.2. Задачи дисциплины

– Изучение способов компьютерного моделирования электронных схем, использование их для изучения работы разрабатываемого электронного оборудования

2. Место дисциплины в структуре ОПОП

Дисциплина «Компьютерное моделирование электронных схем (ГПО-1)» (Б1.В.ДВ.3.2) относится к блоку 1 (вариативная часть).

Предшествующими дисциплинами, формирующими начальные знания, являются: Инженерная и компьютерная графика.

Последующими дисциплинами являются: Аналоговая электроника, Микропроцессорные устройства и системы, Научно-исследовательская работа, Основы преобразовательной техники, Схемотехника, Цифровая и микропроцессорная техника, Электронные промышленные устройства, Энергетическая электроника.

3. Требования к результатам освоения дисциплины

Процесс изучения дисциплины направлен на формирование следующих компетенций:

– ОПК-9 способностью использовать навыки работы с компьютером, владеть методами информационных технологий, соблюдать основные требования информационной безопасности;

– ПК-1 способностью строить простейшие физические и математические модели приборов, схем, устройств и установок электроники и микроэлектроники различного функционального назначения, а также использовать стандартные программные средства их компьютерного моделирования;

– ПК-3 готовностью анализировать и систематизировать результаты исследований, представлять материалы в виде научных отчетов, публикаций, презентаций;

В результате изучения дисциплины обучающийся должен:

– **знать** цели и задачи группового проектного обучения; основы проектной деятельности; индивидуальные задачи в рамках ГПО; архитектуру и основные конфигурации микропроцессорных систем, особенности процесса интеграции аппаратных и программных средств систем управления

– **уметь** работать в составе проектной группы при реализации проектов; практически использовать знания и навыки в рамках профессиональной деятельности; проектировать микропроцессорные устройства и системы управления периферийными устройствами

– **владеть** профессиональными навыками решения индивидуальных задач при выполнении проекта; навыками проведения комплексной отладки и тестирования МПС

4. Название разделов (тем) дисциплины

Названия разделов дисциплины
5 семестр
1 Определение целей и задач этапа проекта
2 Разработка (актуализация) технического задания этапа проекта
3 Постановка индивидуальных задач в рамках выполнения этапа проекта
4 Выполнение индивидуальных задач в рамках этапа проекта
5 Составление отчета
6 Защита отчета о выполнении этапа проекта (рецензирование отчета)

