

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Сенченко Павел Васильевич
Должность: Проректор по учебной работе
Дата подписания: 26.10.2023 11:11:56
Уникальный программный ключ:
27e516f4c088deb62ba68945f4406e13fd454355

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
Федеральное государственное бюджетное образовательное учреждение высшего образования
«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

Микропроцессорные устройства

Уровень образования: **высшее образование - бакалавриат**

Направление подготовки / специальность: **27.03.04 Управление в технических системах**

Направленность (профиль) / специализация: **Управление в робототехнических системах**

Форма обучения: **заочная (в том числе с применением дистанционных образовательных технологий)**

Факультет: **ФДО, Факультет дистанционного обучения**

Кафедра: **КСУП, Кафедра компьютерных систем в управлении и проектировании**

Курс: **3**

Семестр: **5**

Учебный план набора 2018 года

Распределение рабочего времени

№	Виды учебной деятельности	5 семестр	Всего	Единицы
1	Самостоятельная работа под руководством преподавателя	12	12	часов
2	Лабораторные работы	8	8	часов
3	Контроль самостоятельной работы	2	2	часов
4	Самостоятельная работа	113	113	часов
5	Всего (без экзамена)	135	135	часов
6	Подготовка и сдача экзамена	9	9	часов
7	Общая трудоемкость	144	144	часов
			4.0	З.Е.

Контрольные работы: 5 семестр - 1

Экзамен: 5 семестр

1. Цели и задачи дисциплины

1.1. Цели дисциплины

способностью учитывать современные тенденции развития электроники, вычислительной техники, информационных технологий в своей профессиональной деятельности, а также готовностью к участию в работах по изготовлению, отладке и сдаче в эксплуатацию систем и средств автоматизации и управления.

Формирование системного базового представления, студентов по основам микропроцессорных систем.

1.2. Задачи дисциплины

– Задачи дисциплины сформировать представления о: принципах построения и функциональных возможностях микропроцессорных систем, микроконтроллеров и промышленных ЭВМ; состоянии развития современной элементной базы, ведущих мировых изготовителей и отечественных поставщиках электронных и микропроцессорных компонентов; методике проектирования микропроцессорных систем.

2. Место дисциплины в структуре ОПОП

Дисциплина «Микропроцессорные устройства» (Б1.В.ДВ.1.1) относится к блоку 1 (вариативная часть).

Предшествующими дисциплинами, формирующими начальные знания, являются: Вычислительные машины, системы и сети, Информационные технологии.

Последующими дисциплинами являются: Защита выпускной квалификационной работы, включая подготовку к процедуре защиты и процедуру защиты, Технические средства автоматизации и управления.

3. Требования к результатам освоения дисциплины

Процесс изучения дисциплины направлен на формирование следующих компетенций:

– ОПК-7 способностью учитывать современные тенденции развития электроники, измерительной и вычислительной техники, информационных технологий в своей профессиональной деятельности;

– ПК-9 способностью проводить техническое оснащение рабочих мест и размещение технологического оборудования;

– ПК-10 готовностью к участию в работах по изготовлению, отладке и сдаче в эксплуатацию систем и средств автоматизации и управления;

В результате изучения дисциплины обучающийся должен:

– **знать** Принципы построения микропроцессорных систем и микроконтроллеров; Основные микропроцессорные семейства отечественного и зарубежного производства; Вопросы аппаратной и программной организации микропроцессорных систем; Инструментальные средства отладки, диагностики и проектирования микропроцессорных систем и микроконтроллеров.

– **уметь** использовать инструментальные средства отладки, диагностики и проектирования микропроцессорных систем и микроконтроллеров; применять микропроцессорные устройства и системы в автоматизированных системах управления технологическим процессом (АСУТП).

– **владеть** Инструментальные средства отладки, диагностики и проектирования микропроцессорных систем и микроконтроллеров; Навыками проектирования микропроцессорные устройства в АСУТП.

4. Название разделов (тем) дисциплины

Названия разделов дисциплины
5 семестр
1 Классификация микропроцессоров, варианты архитектуры, общая структура и принципы функционирования устройств и систем
2 Модульный принцип построения 8-разрядных микроконтроллеров

3	Процессорное ядро микроконтроллера. Резидентная память
4	Подсистема ввода-вывода. Знакогенерирующие и знаковосинтезирующие дисплеи
5	Таймеры и процессоры событий. ШИМ-модуль. АЦП и ЦАП.
6	Обзор модулей последовательного обмена в микроконтроллерах
7	Методика и средства проектирования типовой конфигурации МПС
8	Методы и средства проектирования и автономной отладки аппаратных средств МПС
9	Методы и средства комплексной отладки