

Документ подписан электронной подписью
Информация о владельце:
ФИО: Сенченко Павел Васильевич
Должность: Проректор по учебной работе
Дата подписания: 26.10.2023 13:26:43
Уникальный программный ключ:
27e516f4c088deb62ba68945f4406e13fd454355

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
Федеральное государственное бюджетное образовательное учреждение высшего образования
ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

Основы микропроцессорной техники

Уровень образования: **высшее образование - бакалавриат**

Направление подготовки / специальность: **27.03.05 Инноватика**

Направленность (профиль) / специализация: **Управление инновациями в электронной технике**

Форма обучения: **очная**

Факультет: **ФИТ, Факультет инновационных технологий**

Кафедра: **УИ, Кафедра управления инновациями**

Курс: **3**

Семестр: **5**

Учебный план набора 2020 года

Распределение рабочего времени

№	Виды учебной деятельности	5 семестр	Всего	Единицы
1	Лекции	18	18	часов
2	Практические занятия	18	18	часов
3	Лабораторные работы	36	36	часов
4	Всего аудиторных занятий	72	72	часов
5	Самостоятельная работа	72	72	часов
6	Всего (без экзамена)	144	144	часов
7	Общая трудоемкость	144	144	часов
		4.0	4.0	З.Е.

Зачёт: 5 семестр

Томск

1. Цели и задачи дисциплины

1.1. Цели дисциплины

Получение знаний по основным принципам построения, функционирования и использования средств микропроцессорной техники.

Формирование навыков разработки микропроцессорных систем для применения в науке и промышленности.

1.2. Задачи дисциплины

– В результате изучения курса студенты должны иметь представление о классификации, возможностях и применениях микропроцессорных устройств и систем, о средствах и способах автономной отладки аппаратурных средств (АС) и программных средств (ПС) МПС, знать архитектуру и основные конфигурации микропроцессорных систем, уметь проектировать микропроцессорные устройства и системы управления периферийными устройствами и получить навыки проведения комплексной отладки и тестирования МПС

2. Место дисциплины в структуре ОПОП

Дисциплина «Основы микропроцессорной техники» (Б1.В.02.08) относится к блоку 1 (вариативная часть).

Предшествующими дисциплинами, формирующими начальные знания, являются: Электротехника и электроника.

Последующими дисциплинами являются: Интерфейсы микропроцессорных систем, Проектирование цифровых систем управления, Современные проблемы электроники.

3. Требования к результатам освоения дисциплины

Процесс изучения дисциплины направлен на формирование следующих компетенций:

– ПК-8 способностью применять конвергентные и мультидисциплинарные знания, современные методы исследования и моделирования проекта с использованием вычислительной техники и соответствующих программных комплексов ;

В результате изучения дисциплины обучающийся должен:

– **знать** принципы построения цифровых устройств управления различных объектов по заданной программе; программную модель и систему команд МК51; основы работы таймеров, портов и интерфейсов ввода вывода для управления различными объектами согласно техническому заданию

– **уметь** читать структурные и принципиальные схемы микропроцессорных устройств; проводить анализ, рассчитывать и конструировать цифровые устройства управления на базе микроконтроллеров, использовать средств автоматизированного программирования и отладки; применять полученные знания, как при эксплуатации микропроцессорной техники, так и при её разработке

– **владеть** методами программирования микропроцессорных устройств; организации ввода-вывода информации с микроконтроллеров в различных режимах

4. Название разделов (тем) дисциплины

Названия разделов дисциплины
5 семестр
1 Принципы проектирования, конструирования, расчета и анализа цифровых устройств управления, общая характеристика микроконтроллеров семейства ATmega
2 Направления развития элементной базы 8-разрядных микроконтроллеров
3 Программная модель и система команд ATmega
4 Последовательный порт, организация линий портов. Подключение внешних устройств
5 Таймеры и система прерываний
6 Директивы ассемблера

