

Документ подписан электронной подписью  
Информация о владельце:  
ФИО: Сенченко Павел Васильевич  
Должность: Проректор по учебной работе  
Дата подписания: 05.11.2023 21:49:48  
Уникальный программный ключ:  
27e516f4c088deb62ba68945f4406e13fd454355

**МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ**  
**Федеральное государственное бюджетное образовательное учреждение высшего образования**  
**«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ**  
**УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»**  
**(ТУСУР)**

**АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ**

**Программирование логических интегральных схем**

Уровень образования: **высшее образование - бакалавриат**

Направление подготовки / специальность: **11.03.02 Инфокоммуникационные технологии и системы связи**

Направленность (профиль) / специализация: **Системы радиосвязи и радиодоступа**

Форма обучения: **заочная (в том числе с применением дистанционных образовательных технологий)**

Факультет: **ФДО, Факультет дистанционного обучения**

Кафедра: **ТОР, Кафедра телекоммуникаций и основ радиотехники**

Курс: **4**

Семестр: **8**

Учебный план набора 2018 года

**Распределение рабочего времени**

№	Виды учебной деятельности	8 семестр	Всего	Единицы
1	Самостоятельная работа под руководством преподавателя	18	18	часов
2	Контроль самостоятельной работы	2	2	часов
3	Самостоятельная работа	187	187	часов
4	Всего (без экзамена)	207	207	часов
5	Подготовка и сдача экзамена	9	9	часов
6	Общая трудоемкость	216	216	часов
			6.0	З.Е.

Контрольные работы: 8 семестр - 1

Экзамен: 8 семестр

Томск

## 1. Цели и задачи дисциплины

### 1.1. Цели дисциплины

Освоение современных методов цифровой обработки сигналов, принципов построения микропроцессорных устройств и применения микропроцессоров в устройствах и системах радиосвязи, радиовещания и телевидения.

### 1.2. Задачи дисциплины

- Овладение методами анализа и синтеза цифровых фильтров.
- Изучение принципов построения современных микропроцессоров, микроконтроллеров и однокристальных микро-ЭВМ, применяемых в системах радиосвязи, радиовещания, телевидения и управления.
- Приобретение навыков программирования МП на низком, аппаратном уровне.

## 2. Место дисциплины в структуре ОПОП

Дисциплина «Программирование логических интегральных схем» (Б1.В.ДВ.3.1) относится к блоку 1 (вариативная часть).

Предшествующими дисциплинами, формирующими начальные знания, являются: Цифровая обработка сигналов.

Последующими дисциплинами являются: Защита выпускной квалификационной работы, включая подготовку к процедуре защиты и процедуру защиты, Преддипломная практика.

## 3. Требования к результатам освоения дисциплины

Процесс изучения дисциплины направлен на формирование следующих компетенций:

– ПК-15 умением разрабатывать и оформлять различную проектную и техническую документацию;

– ПК-19 готовностью к организации работ по практическому использованию и внедрению результатов исследований;

В результате изучения дисциплины обучающийся должен:

– **знать** принципы, основные алгоритмы и устройства цифровой обработки сигналов; элементную базу и схемотехнику цифровых и микропроцессорных устройств радиосвязи.

– **уметь** проводить анализ и синтез логических устройств, синтезировать с использованием современной микроэлектронной элементной базы цифровые устройства.

– **владеть** методами компьютерного моделирования физических процессов при передаче информации; теоретическими и экспериментальными методами исследования с целью освоения новых перспективных технологий обработки цифровых сигналов.

## 4. Название разделов (тем) дисциплины

Названия разделов дисциплины
8 семестр
1 Анализ цифровых фильтров
2 Синтез цифровых фильтров
3 Микропроцессоры в устройствах и системах радиосвязи, радиовещания и телевидения
4 Однокристальный микроконтроллер семейства MCS-51
5 Однокристальные микроконтроллеры семейства AVR AT90S
6 Микропроцессоры обработки сигналов