

Документ подписан электронной подписью
Информация о владельце:
ФИО: Сенченко Павел Васильевич
Должность: Проректор по учебной работе
Дата подписания: 10.11.2023 08:57:10
Уникальный программный ключ:
27e516f4c088deb62ba68945f4406e13fd454355

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное бюджетное образовательное учреждение высшего образования

**«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)**

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

Программирование логических интегральных схем

Уровень образования: **высшее образование - бакалавриат**

Направление подготовки / специальность: **11.03.01 Радиотехника**

Направленность (профиль) / специализация: **Радиотехнические средства передачи, приема и обработки сигналов**

Форма обучения: **заочная (в том числе с применением дистанционных образовательных технологий)**

Факультет: **ФДО, Факультет дистанционного обучения**

Кафедра: **РСС, Кафедра радиоэлектроники и систем связи**

Курс: **4**

Семестр: **8**

Учебный план набора 2018 года

Распределение рабочего времени

№	Виды учебной деятельности	8 семестр	Всего	Единицы
1	Самостоятельная работа под руководством преподавателя	12	12	часов
2	Лабораторные работы	8	8	часов
3	Контроль самостоятельной работы	4	4	часов
4	Самостоятельная работа	111	111	часов
5	Всего (без экзамена)	135	135	часов
6	Подготовка и сдача экзамена	9	9	часов
7	Общая трудоемкость	144	144	часов
			4.0	З.Е.

Контрольные работы: 8 семестр - 2

Экзамен: 8 семестр

1. Цели и задачи дисциплины

1.1. Цели дисциплины

Освоение современных методов цифровой обработки сигналов, принципов построения микропроцессорных устройств и применения микропроцессоров в устройствах и системах радиосвязи, радиовещания и телевидения.

1.2. Задачи дисциплины

- Овладение методами анализа и синтеза цифровых фильтров.
- Изучение принципов построения современных микропроцессоров, микроконтроллеров и однокристальных микро-ЭВМ, применяемых в системах радиосвязи, радиовещания, телевидения и управления.
- Приобретение навыков программирования МП на низком, аппаратном уровне.

2. Место дисциплины в структуре ОПОП

Дисциплина «Программирование логических интегральных схем» (Б1.В.ОД.10) относится к блоку 1 (вариативная часть).

Предшествующими дисциплинами, формирующими начальные знания, являются: Цифровые устройства и микропроцессоры.

Последующими дисциплинами являются: Защита выпускной квалификационной работы, включая подготовку к процедуре защиты и процедуру защиты, Преддипломная практика.

3. Требования к результатам освоения дисциплины

Процесс изучения дисциплины направлен на формирование следующих компетенций:

– ПК-1 способностью выполнять математическое моделирование объектов и процессов по типовым методикам, в том числе с использованием стандартных пакетов прикладных программ;

– ПК-7 способностью разрабатывать проектную и техническую документацию, оформлять законченные проектно-конструкторские работы;

В результате изучения дисциплины обучающийся должен:

– **знать** принципы, основные алгоритмы и устройства цифровой обработки сигналов; элементную базу и схемотехнику цифровых и микропроцессорных устройств радиосвязи

– **уметь** проводить анализ и синтез логических устройств, синтезировать с использованием современной микроэлектронной элементной базы цифровые устройства

– **владеть** методами компьютерного моделирования физических процессов при передаче информации; теоретическими и экспериментальными методами исследования с целью освоения новых перспективных технологий обработки цифровых сигналов

4. Название разделов (тем) дисциплины

Названия разделов дисциплины
8 семестр
1 Анализ цифровых фильтров
2 Синтез цифровых фильтров
3 Микропроцессоры в устройствах и системах радиосвязи, радиовещания и телевидения
4 Однокристальный микроконтроллер семейства MCS-51
5 Однокристальные микроконтроллеры семейства AVR AT90S
6 Микропроцессоры обработки сигналов