

Документ подписан электронной подписью
Информация о владельце:
ФИО: Сенченко Павел Васильевич
Должность: Проректор по учебной работе
Дата подписания: 17.06.2024 18:52:07
Уникальный программный ключ:
27e516f4c088deb62ba68945f4406e13fd454355

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное бюджетное образовательное учреждение высшего образования

**«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)**

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

МИКРОЭЛЕКТРОНИКА СВЕРХВЫСОКИХ ЧАСТОТ

Уровень образования: **высшее образование - специалитет**
Направление подготовки / специальность: **11.05.01 Радиоэлектронные системы и комплексы**
Направленность (профиль) / специализация: **Антенные системы и сверхвысокочастотные устройства**
Форма обучения: **очная**
Факультет: **Радиотехнический факультет (РТФ)**
Кафедра: **сверхвысокочастотной и квантовой радиотехники (СВЧиКР)**
Курс: **4**
Семестр: **7**
Учебный план набора 2024 года

Объем дисциплины и виды учебной деятельности

Виды учебной деятельности	7 семестр	Всего	Единицы
Лекционные занятия	36	36	часов
Практические занятия	18	18	часов
Лабораторные занятия	12	12	часов
Самостоятельная работа	78	78	часов
Общая трудоемкость	144	144	часов
(включая промежуточную аттестацию)	4	4	з.е.

Формы промежуточной аттестации **Семестр**

Зачет с оценкой	7
-----------------	---

1. Общие положения

1.1. Цели дисциплины

1. Формирование научной основы и навыков, необходимых для разработки СВЧ монолитных интегральных схем.

1.2. Задачи дисциплины

1. Получение необходимых знаний по технологическим основам микроэлектроники СВЧ.
2. Изучение методов расчёта пассивных и активных элементов интегральных схем.
3. Приобретение навыков проектирования интегральных схем.

2. Место дисциплины в структуре ОПОП

Блок дисциплин: Б1. Дисциплины (модули).

Часть блока дисциплин: Часть, формируемая участниками образовательных отношений.

Модуль дисциплин: Модуль специализации (major).

Индекс дисциплины: Б1.В.02.03.

Реализуется с применением электронного обучения, дистанционных образовательных технологий.

3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с индикаторами достижения компетенций

Процесс изучения дисциплины направлен на формирование следующих компетенций в соответствии с ФГОС ВО и основной образовательной программой (таблица 3.1):

Таблица 3.1 – Компетенции и индикаторы их достижения

Компетенция	Индикаторы достижения компетенции
Универсальные компетенции	
-	-
Общепрофессиональные компетенции	
-	-
Профессиональные компетенции	
ПК-2. Способен разрабатывать структурные и функциональные схемы радиоэлектронных систем и комплексов, а также принципиальные схемы радиоэлектронных устройств с применением САПР и пакетов прикладных программ	ПК-2.1. Знает принципы проектирования радиоэлектронных систем и комплексов
	ПК-2.2. Умеет проводить расчеты характеристик радиоэлектронных устройств, радиоэлектронных систем и комплексов
	ПК-2.3. Владеет навыками разработки принципиальных схем радиоэлектронных устройств с применением современных САПР и пакетов прикладных программ
ПК-3. Способен осуществлять проектирование конструкций электронных средств с применением САПР и пакетов прикладных программ	ПК-3.1. Знает принципы проектирования конструкций радиоэлектронных средств
	ПК-3.2. Умеет использовать нормативные и справочные данные при разработке проектно-конструкторской документации
	ПК-3.3. Владеет навыками оформления проектноконструкторской документации в соответствии со стандартами

4. Названия разделов (тем) дисциплины

Названия разделов (тем) дисциплины
7 семестр
1 Полупроводники в радиотехнике. Структура и физические процессы.
2 Полупроводниковые переходы и контакты.
3 Технологические основы микроэлектроники
4 Элементы интегральных схем.
5 Методы узкополосного и широкополосного согласования интегральных схем.
6 Расчёт и проектирование согласующих цепей и фильтров.
7 Пассивные устройства СВЧ. Нагрузки, аттенюаторы, делители мощности, сплиттеры.
8 Нелинейные элементы СВЧ и их применение в микроэлектронике
9 Компьютерное моделирование интегральных схем