

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Сенченко Павел Васильевич
Должность: Проректор по учебной работе
Дата подписания: 19.06.2024 23:51:19
Уникальный программный ключ:
27e516f4c088deb62ba68945f4406e13fd454355

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
Федеральное государственное бюджетное образовательное учреждение высшего образования
«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

ЦИФРОВАЯ И МИКРОПРОЦЕССОРНАЯ ТЕХНИКА

Уровень образования: **высшее образование - бакалавриат**

Направление подготовки / специальность: **11.03.04 Электроника и наноэлектроника**

Направленность (профиль) / специализация: **Промышленная электроника**

Форма обучения: **заочная (в том числе с применением дистанционных образовательных технологий)**

Кафедра: **промышленной электроники (ПрЭ)**

Курс: **3**

Семестр: **5, 6**

Учебный план набора 2024 года

Объем дисциплины и виды учебной деятельности

Виды учебной деятельности	5 семестр	6 семестр	Всего	Единицы
Самостоятельная работа	128	159	287	часов
Самостоятельная работа под руководством преподавателя	10	10	20	часов
Контрольные работы	2	2	4	часов
Подготовка и сдача экзамена/зачета	4	9	13	часов
Общая трудоемкость	144	180	324	часов
(включая промежуточную аттестацию)			9	з.е.

Формы промежуточной аттестации	Семестр	Количество
Зачет	5	
Контрольные работы	5	1
Экзамен	6	
Контрольные работы	6	1

1. Общие положения

1.1. Цели дисциплины

1. Формирование навыков схемотехнического проектирования цифровых устройств на "жесткой логике" и программируемой логике, в том числе с применением микропроцессорных устройств.

1.2. Задачи дисциплины

1. Формирование знаний о предмете, принципах, современных и перспективных направлениях, математическом аппарате цифровой схемотехники .

2. Формирование знаний о назначении, характеристиках и параметрах цифровых микросхем.

3. Выработка у обучающихся навыков синтеза, анализа комбинационных и последовательностных цифровых устройств .

4. Формирование знаний об архитектуре микропроцессоров, навыков программирования и отладки программ для микропроцессоров на языке Ассемблер и языках высокого уровня.

2. Место дисциплины в структуре ОПОП

Блок дисциплин: Б1. Дисциплины (модули).

Часть блока дисциплин: Часть, формируемая участниками образовательных отношений.

Модуль дисциплин: Модуль направленности (профиля) (major).

Индекс дисциплины: Б1.В.01.01.01.

Реализуется с применением электронного обучения, дистанционных образовательных технологий.

3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с индикаторами достижения компетенций

Процесс изучения дисциплины направлен на формирование следующих компетенций в соответствии с ФГОС ВО и основной образовательной программой (таблица 3.1):

Таблица 3.1 – Компетенции и индикаторы их достижения

Компетенция	Индикаторы достижения компетенции
Универсальные компетенции	
-	-
Общепрофессиональные компетенции	
-	-
Профессиональные компетенции	
ПК-3. Способен выполнять расчет и проектирование электронных приборов, схем и устройств различного функционального назначения в соответствии с техническим заданием с использованием средств автоматизации проектирования	ПК-3.1. Знает принципы конструирования отдельных аналоговых блоков электронных приборов
	ПК-3.2. Умеет проводить оценочные расчеты характеристик электронных приборов
	ПК-3.3. Владеет навыками подготовки принципиальных и монтажных электрических схем

4. Названия разделов (тем) дисциплины

Названия разделов (тем) дисциплины
5 семестр

1 Системы счисления
2 Основы булевой алгебры
6 семестр
3 Базовые логические элементы и схемотехника цифровых устройств.
4 Комбинационные элементы
5 Последовательностные устройства
6 Цифро-аналоговые и аналого-цифровые устройства