

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Сенченко Павел Васильевич
Должность: Проректор по учебной работе
Дата подписания: 17.06.2024 17:43:18
Уникальный программный ключ:
27e516f4c088deb62ba68945f4406e13fd454355

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
Федеральное государственное бюджетное образовательное учреждение высшего образования
«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

СХЕМОТЕХНИКА АНАЛОГОВЫХ РАДИОЭЛЕКТРОННЫХ ФУНКЦИОНАЛЬНЫХ УСТРОЙСТВ

Уровень образования: **высшее образование - магистратура**

Направление подготовки / специальность: **11.04.02 Инфокоммуникационные технологии и системы связи**

Направленность (профиль) / специализация: **Инфокоммуникационные технологии, системы связи и Интернет вещей**

Форма обучения: **очная**

Факультет: **Передовая инженерная школа «Электронное приборостроение и системы связи» (ПИШ)**

Кафедра: **передовая инженерная школа (ПИШ)**

Курс: **1**

Семестр: **2**

Учебный план набора 2024 года

Объем дисциплины и виды учебной деятельности

Виды учебной деятельности	2 семестр	Всего	Единицы
Лекционные занятия	18	18	часов
Практические занятия	18	18	часов
Самостоятельная работа	36	36	часов
Общая трудоемкость	72	72	часов
(включая промежуточную аттестацию)	2	2	з.е.

Формы промежуточной аттестации	Семестр
Зачет с оценкой	2

1. Общие положения

1.1. Цели дисциплины

1. Продолжение изучения схемотехники аналоговых устройств, рассмотрение задач синтеза функциональных устройств: нахождения структуры, составления электрических схем и расчет элементов схем, обеспечивающих заданную форму амплитудно-частотной характеристики.

1.2. Задачи дисциплины

1. Изучение типовых приемов по аппроксимации характеристик.
2. Знакомство с типовыми элементами функциональных устройств (ФУ).
3. Разработка моделей ФУ на основе анализа характеристик.
4. Изучение структурных, функциональных и принципиальных схем ФУ.
5. Изучение структурных, функциональных и принципиальных схем ФУ.
6. Оптимизации параметров, расчет значений элементов ФУ.
7. Развитие навыков анализа и расчета аналоговых электронных устройств с использованием компьютерной техники.

2. Место дисциплины в структуре ОПОП

Блок дисциплин: Б1. Дисциплины (модули).

Часть блока дисциплин: Часть, формируемая участниками образовательных отношений.

Модуль дисциплин: Модуль профессиональной подготовки (major).

Индекс дисциплины: Б1.В.01.ДВ.01.10.

Реализуется с применением электронного обучения, дистанционных образовательных технологий.

3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с индикаторами достижения компетенций

Процесс изучения дисциплины направлен на формирование следующих компетенций в соответствии с ФГОС ВО и основной образовательной программой (таблица 3.1):

Таблица 3.1 – Компетенции и индикаторы их достижения

Компетенция	Индикаторы достижения компетенции
Универсальные компетенции	
-	-
Общепрофессиональные компетенции	
-	-
Профессиональные компетенции	
ПК-4. Способен использовать методы исследования и управления процессом разработки и создания объектов профессиональной деятельности	ПК-4.1. Знает основные методы проведения теоретических и экспериментальных исследований
	ПК-4.2. Умеет делать научно-обоснованные выводы по результатам теоретических и экспериментальных исследований, давать рекомендации по совершенствованию устройств и систем, готовить научные публикации и заявки на изобретения
	ПК-4.3. Владеет навыками подготовки научных публикаций и заявок на изобретения

4. Названия разделов (тем) дисциплины

Названия разделов (тем) дисциплины
2 семестр
1 Функциональные устройства и их характеристики.
2 Биполярные транзисторы и функциональные устройства на их основе.
3 Полевые транзисторы и их использование в функциональных устройствах.
4 Операционные усилители и функциональные устройств на их основе.