

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Сенченко Павел Васильевич
Должность: Проректор по учебной работе
Дата подписания: 19.06.2024 20:54:27
Уникальный программный ключ:
27e516f4c088deb62ba68945f4406e13fd454355

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное бюджетное образовательное учреждение высшего образования

**«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)**

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

ПРОГРАММИРОВАНИЕ ПЛИС

Уровень образования: **высшее образование - магистратура**

Направление подготовки / специальность: **11.04.04 Электроника и наноэлектроника**

Направленность (профиль) / специализация: **Промышленная электроника и микропроцессорная техника**

Форма обучения: **очная**

Факультет: **Факультет электронной техники (ФЭТ)**

Кафедра: **промышленной электроники (ПрЭ)**

Курс: **1**

Семестр: **2**

Учебный план набора 2024 года

Объем дисциплины и виды учебной деятельности

Виды учебной деятельности	2 семестр	Всего	Единицы
Лекционные занятия	18	18	часов
Практические занятия	18	18	часов
Лабораторные занятия	16	16	часов
Самостоятельная работа	92	92	часов
Подготовка и сдача экзамена	36	36	часов
Общая трудоемкость	180	180	часов
(включая промежуточную аттестацию)	5	5	з.е.

Формы промежуточной аттестации

Семестр

Экзамен

2

1. Общие положения

1.1. Цели дисциплины

1. Изучение архитектуры и схемотехники современных программируемых логических интегральных схем (ПЛИС), принципов проектирования и построения цифровых схем с использованием ПЛИС, методов и средств их отладки, а также основных языков проектирования цифровых устройств Verilog и VHDL, получение практических навыков в разработке цифровых устройств.

1.2. Задачи дисциплины

1. Фундаментальная подготовка студентов в области проектирования устройств электроники и нанoeлектроники на основе ПЛИС.

2. Изучение языков программирования Verilog и VHDL.

3. Приобретение умений и навыков в области проектирования цифровых устройств на базе ПЛИС.

4. Изучение прикладных пакетов отладки ПЛИС, освоение методов верификации работы модулей, устройств на основе ПЛИС.

5. Проведение экспериментальных исследований разработанных цифровых модулей на ПЛИС с применением современных пакетов отладки.

2. Место дисциплины в структуре ОПОП

Блок дисциплин: Б1. Дисциплины (модули).

Часть блока дисциплин: Часть, формируемая участниками образовательных отношений.

Модуль дисциплин: Модуль профессиональной подготовки (major).

Индекс дисциплины: Б1.В.01.06.

Реализуется с применением электронного обучения, дистанционных образовательных технологий.

3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с индикаторами достижения компетенций

Процесс изучения дисциплины направлен на формирование следующих компетенций в соответствии с ФГОС ВО и основной образовательной программой (таблица 3.1):

Таблица 3.1 – Компетенции и индикаторы их достижения

Компетенция	Индикаторы достижения компетенции
Универсальные компетенции	
УК-2. Способен управлять проектом на всех этапах его жизненного цикла	УК-2.1. Знает основные модели жизненного цикла проекта, его этапы и фазы, их характеристики и особенности
	УК-2.2. Умеет разрабатывать и реализовывать этапы проекта в сфере профессиональной деятельности
	УК-2.3. Имеет навыки работы в области проектной деятельности и реализации проектов
УК-3. Способен организовывать и руководить работой команды, вырабатывая командную стратегию для достижения поставленной цели	УК-3.1. Знает содержание организации и руководства деятельностью рабочего коллектива (группы), социально-психологические характеристики рабочего коллектива (группы), основы поддержания нравственных отношений в рабочем коллективе (группе)
	УК-3.2. Умеет организовывать работу коллектива (группы) для достижения поставленной цели
	УК-3.3. Владеет основными методами и приемами социального взаимодействия и работы в команде, а также методами организации работы коллектива (группы)
Общепрофессиональные компетенции	
-	-
Профессиональные компетенции	

-	-
---	---

4. Названия разделов (тем) дисциплины

Названия разделов (тем) дисциплины
2 семестр
1 Основы программирования ПЛИС
2 Системы счисления
3 Проектирование комбинационной и последовательной логики
4 Языки описания аппаратуры и особенности их применения
5 Программное обеспечение разработчика устройств на ПЛИС
6 Цифровые функциональные узлы
7 Функциональные узлы последовательной логики
8 Реализация алгоритмов ЦОС на кристалле ПЛИС
9 Работа с ядрами и интерфейсными средствами